

## Βιογραφικό Σημείωμα

<b>Όνομα</b>	<b>Κωνσταντίνος Σιώζιος</b>
<i>Θέση</i>	Αναπληρωτής Καθηγητής, Τμήμα Φυσικής, ΑΠΘ ΦΕΚ: 1672/26-7-2021 τ. Γ'
<i>Σπουδές</i>	<ul style="list-style-type: none"> <li>• Διδακτορικό Δίπλωμα, Τμήμα Ηλεκτρολόγων Μηχανικών &amp; Μηχανικών Η/Υ, ΔΠΘ (2009)</li> <li>• Μεταπτυχιακό Δίπλωμα Ειδίκευσης Μηχανικού, Τμήμα Ηλεκτρολόγων Μηχανικών &amp; Μηχανικών Η/Υ, ΔΠΘ (2003)</li> <li>• Πτυχίο Ηλεκτρολόγου Μηχανικού &amp; Μηχανικού Η/Υ, Τμήμα Ηλεκτρολόγων Μηχανικών &amp; Μηχανικών Η/Υ, ΔΠΘ (2001)</li> </ul>
<i>Επιστημονική Εμπειρία</i>	<ul style="list-style-type: none"> <li>• Αναπληρωτής Καθηγητής, Τμήμα Φυσικής, ΑΠΘ (2021-σήμερα)</li> <li>• Επίκουρος Καθηγητής, Τμήμα Φυσικής, ΑΠΘ (2016-2021)</li> <li>• Εργαστηριακός και Επιστημονικός Συνεργάτης, ΤΕΙ Αθήνας (2014-2016)</li> <li>• Εργαστηριακός Συνεργάτης, ΤΕΙ Πειραιά (2014)</li> <li>• Π.Δ. 407/80, Τμήμα Μηχανικών Πληροφορικής &amp; Τηλεπικοινωνιών, Πανεπιστήμιο Δυτικής Μακεδονίας (2012)</li> <li>• Εργαστηριακός &amp; Επιστημονικός Συνεργάτης, ΤΕΙ Χαλκίδας (2009-2014)</li> <li>• Εργαστηριακός Συνεργάτης, ΤΕΙ Δυτικής Μακεδονίας (2005-2007)</li> <li>• Κριτής σε 28 διεθνή περιοδικά (IEEE, ACM, Elsevier)</li> </ul>
<i>Ερευνητικό Έργο</i>	<p>Οι ερευνητικές δραστηριότητες περιλαμβάνουν:</p> <ul style="list-style-type: none"> <li>• Ανάλυση &amp; σχεδιασμός ψηφιακών κυκλωμάτων και συστημάτων σε επαναδιαρθρώσιμες αρχιτεκτονικές FPGA.</li> <li>• Συν-σχεδιασμός υλικού και λογισμικού.</li> <li>• Επιτάχυνση υπολογιστικά πολύπλοκων εφαρμογών με τη βοήθεια επιταχυντών υλικού (FPGA).</li> <li>• Ανάπτυξη αλγορίθμων CAD.</li> <li>• Γρήγορη εικονική προτυποποίηση ψηφιακών συστημάτων.</li> <li>• Ανάλυση και σχεδιασμός ΚυβερνοΦυσικών Συστημάτων.</li> </ul> <p>Συμμετοχή στην ομάδα Φωτονικών Συστημάτων και Δικτύων WinPhos του ΚΕΔΕΚ ΑΠΘ (<a href="http://winphos.web.auth.gr/">http://winphos.web.auth.gr/</a>)</p> <p>Συμμετοχή σε Ερευνητικά &amp; Αναπτυξιακά Προγράμματα</p> <ul style="list-style-type: none"> <li>• 4 ερευνητικά προγράμματα ως επιστημονικώς υπεύθυνος</li> <li>• 26 ερευνητικά προγράμματα ως κύριος ερευνητής</li> </ul>

	<p>Τα ερευνητικά αποτελέσματα παρουσιάζονται σε:</p> <ul style="list-style-type: none"> <li>• 3 επιστημονικά βιβλία</li> <li>• 7 κεφάλαια σε επιστημονικά βιβλία</li> <li>• 37 δημοσιεύσεις σε διεθνή περιοδικά με κριτές</li> <li>• 102 δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων με κριτές</li> </ul> <p>Επιπλέον ερευνητικές δράσεις:</p> <ul style="list-style-type: none"> <li>• Επίβλεψη 3 Διδακτορικών Διατριβών</li> <li>• Επίβλεψη 7 Μεταπτυχιακών Διατριβών</li> <li>• Επίβλεψη 20 πτυχιακών εργασιών</li> <li>• Συμμετοχή στην οργάνωση 34 διεθνών συνεδρίων</li> <li>• Οργάνωση 2 θερινών σχολείων</li> </ul> <p>Αναλυτικά στοιχεία στο <a href="http://users.auth.gr">http://users.auth.gr</a></p>
<p><i>Πέντε Κυριότερες Επιστημονικές Δημοσιεύσεις (τελευταία 5ετία)</i></p>	<ol style="list-style-type: none"> <li>1. K. Balaskas, G. Zervakis, H. Amrouch, J. Henkel and K. Siozios, "Automated Design Approximation to Overcome Circuit Aging", IEEE Transactions on Circuits and Systems I: Regular Papers, DOI: 10.1109/TCSI.2021.3106149</li> <li>2. G. Zervakis, K. Koliogeorgi, D. Anagnostos, N. Zompakis and K.Siozios, "VADER: Voltage-Driven Netlist Pruning for Cross- Layer Approximate Arithmetic Circuits," in IEEE Transactions on Very Large-Scale Integration (VLSI) Systems, vol. 27, no. 6,pp. 1460-1464, June 2019.</li> <li>3. C. Marantos, K. Siozios and D. Soudris, "Rapid Prototyping of Low-Complexity Orchestrator Targeting CyberPhysical Systems: The Smart-Thermostat Usecase," in IEEE Transactions on Control Systems Technology, Vol. 28, No. 5, pp. 1831-1845, Sept. 2020.</li> <li>4. K. Maragos, G. Lentaris, D. Soudris, K. Siozios and V. F. Pavlidis, "Application performance improvement by exploiting process variability on FPGA devices," Design, Automation &amp; Test in Europe Conference &amp; Exhibition (DATE), 2017,pp. 452-457, Lausanne, 2017.</li> <li>5. K. Siozios and D. Soudris, "A Customizable Framework for Application Implementation onto 3-D FPGAs," in IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems, vol. 35, no. 11, pp. 1783-1796, Nov. 2016.</li> </ol> <p>Ο πλήρης κατάλογος δημοσιεύσεων είναι διαθέσιμος στο <a href="http://ksiop.webpages.auth.gr/?page_id=10">http://ksiop.webpages.auth.gr/?page_id=10</a></p>