

Βιογραφικό Σημείωμα

Όνομα	ΣΤΥΛΙΑΝΟΣ ΣΙΣΚΟΣ
Θέση	ΚΑΘΗΓΗΤΗΣ
Σπουδές	<ul style="list-style-type: none"> • Πτυχίο Φυσικής, Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης (1980) • DEA option “Electronique”, Université Paul Sabatier de Toulouse (1981) • Doctorat 3eme cycle option “Electronique”, Université Paul Sabatier de Toulouse (1983)
Επιστημονική Εμπειρία	<p><u>Θέσεις</u> 1985-1989: Α.Π.Θ., Τμήμα Ηλεκτρολόγων Μηχανικών, Πολυτεχνική Σχολή, Ειδικός Επιστ. (407/80) 1985-1989 : Τ.Ε.Ι.Θ., Τμήμα Ηλεκτρονικής και Γενικό Τμήμα, έκτακτος καθηγητής 1989-σήμερα : μέλος ΔΕΠ, Α.Π.Θ., Τμήμα Φυσικής, Τομέας Ηλεκτρονικής και Η/Υ Διευθυντής Τομέα Ηλεκτρονικής : 2003-2005, 2007-2010, 2013-2015, 2017-2019 2013-2019 Διευθυντής ΠΜΣ "Ηλεκτρονικής Φυσικής" 2011-2019 Διευθυντής Εργαστηρίου Ηλεκτρονικής</p> <p><u>Μέλος οργανισμών</u> IEEE Senior Member</p> <p><u>Οργάνωση Συνεδρίων-Σεμιναρίων- Σχολείων</u> - Συνδιοργανωτής του 2ου Πανελληνίου Συνεδρίου Ηλεκτρονικής και Τηλεπικοινωνιών (PACET 2102) - Co-organiser of the IEEE CASS Seasonal School on “Wireless Sensor Networks - Wise School 2016”, Thessaloniki, 15-18 Dec., 2016 - Workshop on “Bioelectronics” on Dec. 15-16, 2017 - Co-organiser of the IEEE CASS Seasonal School "IoT Bulding Blocs", Thessaloniki, 24-25 Nov. 2017</p>
Ερευνητικές Δραστηριότητες	<p><u>Δημοσιεύσεις-Αναφορές-Διπλώματα Ευρεσιτεχνίας</u> 3 κεφάλαια σε βιβλία (αγγλικά) Συν-συγγραφέας ενός βιβλίου "Εργαστηριακές Ασκήσεις Ηλεκτρονικής" 61 δημοσιεύσεις σε διεθνή περιοδικά και 140 σε διεθνή συνέδρια Περισσότερες από 900 ετεροαναφορές 3 διπλώματα ευρεσιτεχνίας 1 αίτηση ΔΕ</p> <p><u>Ερευνητικά προγράμματα</u> Υπεύθυνος ή συμμετέχων σε 18 Εθνικά και Διεθνή ερευνητικά</p>

	<p>προγράμματα και 7 διακρατικές συνεργασίες</p> <p><u>Εκπαιδευτικά προγράμματα</u></p> <p>3 Συμφωνίες ERASMUS</p> <p>Συμμετοχή σε 2 προγράμματα ΕΠΕΑΚ αναμόρφωσης προγράμματος σπουδών</p> <p><u>Κριτής σε επιστημονικά περιοδικά</u></p> <p>Στα κυριότερα του πεδίου του σχεδιασμού κυκλωμάτων (IEEE, IET, κλπ)</p> <p><u>Επίβλεψη Πτυχιακών και Διπλωματικών εργασιών και Διδακτορικών Διατριβών</u></p> <p>30 πτυχιακές εργασίες</p> <p>35 διπλωματικές εργασίες</p> <p>5 διδακτορικές διατριβές</p> <p>3 διδακτορικές διατριβές (σε εξέλιξη)</p>
<p>Ερευνητικά Ενδιαφέροντα</p>	<p><u>Σχεδιασμός αναλογικών/μικτών ολοκληρωμένων κυκλωμάτων</u></p> <ul style="list-style-type: none"> - Σχεδιασμός κυκλωμάτων ανάγνωσης από αισθητήρες - Σχεδιασμός ολοκληρωμένων κυκλωμάτων ρεύματος (current mode) - Σχεδιασμός ολοκληρωμένων κυκλωμάτων υψηλών συχνοτήτων - Σχεδιασμός ολοκληρωμένων κυκλωμάτων επεξεργασίας σήματος - Δοσιμετρία γ, η με τη χρήση ανιχνευτών MOSFET - Σχεδιασμός κυκλωμάτων με τρανζίστορ TFT για οθόνες LCD και OLED - Σχεδιασμός ολοκληρωμένων κυκλωμάτων μετατροπών A/D και D/A - Σχεδιασμός ολοκληρωμένων κυκλωμάτων συγκομιδής ενέργειας από το περιβάλλον (energy harvesting)
<p>Σημαντικότερες Επιστημονικές Δημοσιεύσεις</p>	<ol style="list-style-type: none"> 1. A reconfigurable storage unit for autonomously powered IoT nodes V Gogolou, S Siskos, T Laopoulos 2019 Panhellenic Conference on Electronics & Telecommunications (PACET), 1-4, Volos, Greece 2019 2. Athanasiadis, Pavlos, Mountrichas, Lampros; Siskos, Stylianos, "An Ultra Wide-Band Adaptive Frequency Divider For mm-wave PLL Applications", IEEE NORCAS 2015 3. L. Mountrichas and S.Siskos, "A high-speed offset cancelling distributed sample-and-hold architecture for flash A/D converters", Microelectronics Journal, Volume 44, Issue 12, December 2013, Pages 1123-113 4. V. Kalenteridis, L.Mountrichas, S.Vlassis, S.Siskos, "A CMOS linear-in-dB VGA and AGC loop for telecommunication applications", Microelectronics Journal, Volume 44, Issue 12, Dec. 2013, pp. 1063- 5. Kalenteridis, V.; Vlassis, S.; Siskos, S., "1.5-V CMOS exponential current generator", Analog Integrated Circuits and Signal Processing 72(2), 6. G. Sarrabayrouse, S. Siskos, "Low dose measurement with thick gate oxide MOSFETs", Radiation Physics and Chemistry (November 2011) doi:10.1016/j.radphyschem.2011.11.020 7. I. Pappas, S. Siskos and C. A. Dimitriadis, "A New Threshold Voltage Compensation Technique of poly-Si TFTs for AMOLED Displays Pixel Circuits ", Journal of the Society for Information Display (SID), 18/10, pp. 721-731, 2010 8. S. Siskos "Low voltage analog median filters implementation" IEEE Intern. Conf. on Imaging Systems and Techniques (IST 2010), July 1-2, 2010, Thessaloniki, Greece