

Βιογραφικό Σημείωμα

Όνομα	ΣΤΥΛΙΑΝΟΣ ΣΙΣΚΟΣ
Θέση	ΚΑΘΗΓΗΤΗΣ
Σπουδές	<ul style="list-style-type: none"> • Πτυχίο Φυσικής, Αριστοτέλειο Πανεπιστήμιο Θεσσαλονίκης (1980) • DEA option "Electronique", Université Paul Sabatier de Toulouse (1981) • Doctorat 3eme cycle option "Electronique", Université Paul Sabatier de Toulouse (1983)
Επιστημονική Εμπειρία	<p><u>Θέσεις</u> 1985-1989: Α.Π.Θ., Τμήμα Ηλεκτρολόγων Μηχανικών, Πολυτεχνική Σχολή, Ειδικός Επιστ. (407/80) 1985-1989 : Τ.Ε.Ι.Θ., Τμήμα Ηλεκτρονικής και Γενικό Τμήμα, έκτακτος καθηγητής 1989-1993 : Α.Π.Θ., Τμήμα Φυσικής, Εργαστήριο Ηλεκτρονικής, Λέκτορας 1993-2003: Α.Π.Θ., Τμήμα Φυσικής, Εργαστήριο Ηλεκτρονικής, Επίκουρος Καθηγητής (Μονιμοποίηση στη θέση του Επίκουρου Καθηγητή, 1998) 2003-2011 : Α.Π.Θ., Τμήμα Φυσικής, Εργαστήριο Ηλεκτρονικής, Αναπληρωτής Καθηγητής Μάϊος 2011 – σήμερα : Α.Π.Θ., Τμήμα Φυσικής, Εργαστήριο Ηλεκτρονικής, Καθηγητής 2003-2005 Διευθυντής Τομέα Ηλεκτρονικής 2007-2010 Διευθυντής Τομέα Ηλεκτρονικής 2013-2014 Διευθυντής Τομέα Ηλεκτρονικής 2013-2015 Διευθυντής ΠΜΣ "Ηλεκτρονικής Φυσικής" 2011-σήμερα Διευθυντής Εργαστηρίου Ηλεκτρονικής</p> <p><u>Μέλος οργανισμών</u> IEEE Senior Member <u>Οργάνωση Συνεδρίων</u> Συνδιοργανωτής του 2ου Πανελληνίου Συνεδρίου Ηλεκτρονικής και Τηλεπικοινωνιών (PACET 2102)</p>
Ερευνητικές Δραστηριότητες	<p><u>Δημοσιεύσεις-Αναφορές-Διπλώματα Ευρεσιτεχνίας</u> 3 κεφάλαια σε βιβλία (αγγλικά) Συν-συγγραφέας ενός βιβλίου "Εργαστηριακές Ασκήσεις Ηλεκτρονικής" 59 δημοσιεύσεις σε διεθνή περιοδικά και 123 σε διεθνή συνέδρια Περισσότερες από 400 ετεροαναφορές 1 δίπλωμα ευρεσιτεχνίας (ΔΕ) 2 αιτήσεις ΔΕ <u>Ερευνητικά προγράμματα</u> Υπεύθυνος ή συμμετέχων σε 15 Εθνικά και Διεθνή ερευνητικά</p>

	<p>προγράμματα και 7 διακρατικές συνεργασίες</p> <p><u>Εκπαιδευτικά προγράμματα</u></p> <p>3 Συμφωνίες ERASMUS</p> <p>Συμμετοχή σε 2 προγράμματα ΕΠΕΑΚ αναμόρφωσης προγράμματος σπουδών</p> <p><u>Κριτής σε επιστημονικά περιοδικά</u></p> <p>Στα κυριότερα του πεδίου του σχεδιασμού κυκλωμάτων (IEEE, IET, κλπ)</p> <p><u>Επίβλεψη Πτυχιακών και Διπλωματικών εργασιών και Διδακτορικών Διατριβών</u></p> <p>24 πτυχιακές εργασίες</p> <p>28 διπλωματικές εργασίες</p> <p>5 διδακτορικές διατριβές</p>
<p><i>Ερευνητικά Ενδιαφέροντα</i></p>	<p><u>Σχεδιασμός αναλογικών/μικτών ολοκληρωμένων κυκλωμάτων</u></p> <ul style="list-style-type: none"> - Σχεδιασμός κυκλωμάτων ανάγνωσης από αισθητήρες - Σχεδιασμός ολοκληρωμένων κυκλωμάτων ρεύματος (current mode) - Σχεδιασμός ολοκληρωμένων κυκλωμάτων υψηλών συχνοτήτων - Σχεδιασμός ολοκληρωμένων κυκλωμάτων επεξεργασίας σήματος - Δοσιμετρία γ, η με τη χρήση ανιχνευτών MOSFET - Σχεδιασμός κυκλωμάτων με τρανζίστορ TFT για οθόνες LCD και OLED - Σχεδιασμός ολοκληρωμένων κυκλωμάτων μετατροπών A/D και D/A - Σχεδιασμός ολοκληρωμένων κυκλωμάτων συγκομιδής ενέργειας από το περιβάλλον (energy harvesting)
<p><i>Σημαντικότερες Επιστημονικές Δημοσιεύσεις (τελευταία 5 χρόνια)</i></p>	<ol style="list-style-type: none"> 1. L. Mountrichas and S.Siskos, "A high-speed offset cancelling distributed sample-and-hold architecture for flash A/D converters", <i>Microelectronics Journal</i>, Volume 44, Issue 12, December 2013, Pages 1123-113 2. K. Moustakas, S. Siskos, "Improved Low-Voltage Low-Power Class AB CMOS Current Conveyors Based on the Flipped Voltage Follower" <i>IEEE International Conference on Industrial Technology (ICIT 2013)</i>, February 25-27, 2013, Cape Town, South Africa 3. V. Kalenteridis, L.Mountrichas, S.Vlasis, S.Siskos, "A CMOS linear-in-dB VGA and AGC loop for telecommunication applications", <i>Microelectronics Journal</i>, Volume 44, Issue 12, Dec. 2013, pp. 1063-1071 4. Kalenteridis,V.; Vlasis,S.; Siskos,S., "1.5-V CMOS exponential current generator", <i>Analog Integrated Circuits and Signal Processing</i> 72(2), (2012), 333-341 5. Dimitris Bekiaris, Ioannis Kosmadakis, George Stassinopoulos, Demetrios Soudris, Theodoros Laopoulos, Gregory Doumenis and Stylianos Siskos "Run-Time Measurement of Harvested Energy for Autarkic Sensor Operation" <i>PATMOS 2012</i>, September 4-6, 2012, Newcastle upon Tyne, UK 6. G. Sarrabayrouse, S. Siskos, "Low dose measurement with thick gate oxide MOSFETs", <i>Radiation Physics and Chemistry</i> (November 2011) doi:10.1016/j.radphyschem.2011.11.020 7. I. Pappas, S. Siskos and C. A. Dimitriadis, "A New Threshold Voltage Compensation Technique of poly-Si TFTs for AMOLED Displays Pixel Circuits ", <i>Journal of the Society for Information Display (SID)</i>, 18/10,pp. 721-731, 2010 8. S. Siskos "Low voltage analog median filters implementation" <i>IEEE Intern. Conf. on Imaging Systems and Techniques (IST 2010)</i>, July 1-2, 2010, Thessaloniki, Greece